

## 2022年 VLSIシンポジウム国内報告会

7/20 (水) 10:00~16:30, オンライン開催

開始	終了	タイトル	発表者	所属	司会
10:00	10:05	Opening	羽生 貴弘	SSCS-JC Chair	
10:05	10:20	VLSI2022 概要	濱田 基嗣, 角村 貴昭	VLSI Symposia JFE Program Co-Chairs	夏井
10:20	10:35	A 10-GHz Inductorless Cascaded PLL with Zero-ISF Subsampling Phase Detector Achieving -63-dBc Reference Spur, 175-fs RMS Jitter and -240-dB FOMjitter	Zunsong Yang	東京大学	深澤
10:35	10:50	A Hybrid Indirect ToF Image Sensor for Long-Range 3D Depth Measurement under High Ambient Light Conditions	畠山 邦広	凸版印刷株式会社	深澤
10:50	11:05	A 4-Tap CMOS Time-of-Flight Image Sensor with In-pixel Analog Memory Array Achieving 10Kfps High-Speed Range Imaging and Depth Precision Enhancement	CHIACHI KUO	東北大学	深澤
11:05	11:20	A 100kHz-Bandwidth 98.3dB-SNDR Noise-Shaping SAR ADC with Improved Mismatch Error Shaping and Speed-Up Techniques	長谷部 一徳	ソニーセミコンダク タソリューションズ 株式会社	深澤
11:20	11:35	1200x84-pixels 30fps 64cc Solid-State LiDAR RX with a HV/LV transistors Hybrid Active-Quenching-SPAD Array and Background Digital PT Compensation	杉本 俊貴	東芝	深澤
11:35	11:50	A 28-GHz Fully-Passive Retro-Reflective Phased-Array Backscattering Transceiver for 5G Network with 24-GHz Beam-Steered Wireless Power Transfer	井出 倫晃	東京工業大学	深澤
11:50	12:00	ISSCC2023 投稿のご案内	宮地 幸祐	ISSCC Japan Representative	深澤
12:00	13:00	Lunch			
13:00	13:15	A 39-GHz CMOS Bi-Directional Doherty Phased-Array Beamformer Using Shared-LUT DPD with Inter-Element Mismatch Compensation Technique for 5G Base-Station	LI Zheng	東京工業大学	夏井
13:15	13:30	A 22nm 32Mb Embedded STT-MRAM Macro Achieving 5.9ns Random Read Access and 5.8MB/s Write Throughput at up to Tj of 150 ° C	青木 康伸	ルネサスエレクトロ ニクス 株式会社	夏井
13:30	13:45	Common-mode Stable Multilevel Output Stage with EMI Reduction Feedback Loop for Class-D audio Amplifier	西村 直哲	アナログ・デバイセ ズ株式会社	夏井
13:45	14:00	Experimental demonstration of novel scheme of HZO/Si FeFET reservoir computing with parallel data processing for speech recognition	名幸 瑛心	東京大学	夏井
14:00	14:15	A Cryogenic CMOS Current Comparator for Spin Qubit Readout Achieving Fast Readout Time and High Current Resolution	更田 裕司	産業技術総合研究所	夏井
14:15	14:25	Break			
14:25	14:40	A 2-Layer Transistor Pixel Stacked CMOS Image Sensor with Oxide-Based Full Trench Isolation for Large Full Well Capacity and High Quantum Efficiency	財津 光一郎	ソニーセミコンダク タソリューションズ 株式会社	杉井
14:40	14:55	Effect of Conduction Band Edge States on Coulomb-Limiting Electron Mobility in Cryogenic MOSFET Operation	岡 博史	国立研究開発法人 産 業技術総合研究所	杉井
14:55	15:10	Low-Noise Multi-Gate Pixel Transistor for Sub-Micron Pixel CMOS Image Sensors	北村 章太	ソニーセミコンダク タソリューションズ 株式会社	杉井
15:10	15:25	Low-ESL (<1 pF @ 8.5 GHz) Multi-Terminal Si Capacitor Embedded in 3D Functional Interposer for Power Delivery Network	小日向 恭祐	株式会社ディスコ、 東京工業大学	杉井
15:25	15:40	Low-capacitance Ultrathin InGaAs Membrane Photodetector on Si Slot Waveguide towards Receiver-less System	赤澤 智照	東京大学	杉井
15:40	15:50	SSCS入会案内	羽生 貴弘	SSCS-JC Chair	杉井
15:50	15:55	Closing	羽生 貴弘, 小林 和淑	SSCS-JC/KC Chairs	夏井