
「2013 Symposium on VLSI Circuits (VLSI Symposium 2013)」国内報告会

VLSI Symposium は毎年開催される世界最大規模の回路分野の学会の一つです。IEEE SSCS Japan/Kansai Chapter では例年、VLSI Symposium 開催後に、日本からの発表の中からいくつかを、講演者の方に日本語で再度ご講演して頂く 国内報告会の機会を設けています。(一部の方は英語でのご発表になります)

今年も「VLSI Symposium 2013」国内報告会を下記の通り行いますので、奮ってご参加ください。参加費無料、参加申込み不要です。

●日時: 2013年7月22日(月) 10:00-17:00 (受付は9:30から)

●場所: 東京理科大学 森戸記念館 第1フォーラム

〒162-0825 東京都新宿区神楽坂4-2-2

<http://www.tus.ac.jp/facility/morito/>

●森戸記念館へのアクセス:

JR 総武線, 地下鉄有楽町線, 東西線, 南北線飯田橋駅下車 徒歩3分

大江戸線飯田橋駅下車 徒歩10分

<http://www.tus.ac.jp/info/access/kagcamp.html>

●プログラム(敬称略)

10:00-10:10 IEEE SSCS Japan Chapter Chair 挨拶 川人 祥二(静岡大)

10:10-10:30 VLSI Symposium 2013 の総括 蕪尾 英之(パナソニック)

午前の部 座長 川人 祥二(静岡大)

1. 10:30-11:00

“Application of Low-Noise TIA ICs for Novel Sensing of MOSFET Noise Up to the GHz Region”

大毛利 健治 (筑波大)

2. 11:00-11:30

“A 1-inch Optical Format, 14.2M-Pixel, 80fps CMOS Image Sensor with a Pipelined Pixel Reset and Readout Operation”

本多 秀成 (アプティナ・ジャパン)

3. 11:30-12:00

“An Ultra-Low Noise Photoconductive Film Image Sensor with a High-Speed Column Feedback Amplifier Noise Canceller”

加藤 剛久 (パナソニック)

お昼休み 12:00-13:20

午後の部 前半 座長 山村 毅(富士通研究所)

4. 13:20-13:50

“Scalable 3D-FPGA Using Wafer-to-Wafer TSV Interconnect of 15 Tbps/W, 3.3 Tbps/mm²”

古田 太 (日立)

5. 13:50-14:20

“A 1.5nsec/2.1nsec Random Read/Write Cycle 1Mb STT-RAM Using 6T2MTJ Cell with Background Write for Nonvolatile e-Memories”

遠藤 哲郎 (東北大)

6. 14:20-14:50

“Enhancing SRAM Performance by Advanced FinFET Device and Circuit Technology Collaboration for 14nm Node and Beyond”

大内 真一 (産総研)

7. 14:50-15:20

“Intermittent Transmitter Circuit with Novel Feedback Source Follower Amplifier for Solar Powered 5-mm-Cubic Wireless Sensor Nodes with $1/20\lambda$ Dipole Antenna”

大嶋 尚一 (NTT)

休憩 15:20-15:30

午後の部 後半 座長 香川 景一郎(静岡大)

8. 15:30-16:00

“An 8-to-16GHz 28nm CMOS Clock Distribution Circuit Based on Mutual-Injection-Locked Ring Oscillators”

富田 安基 (富士通研究所)

9. 16:00-16:30

“A 0.0058mm² 7.0 ENOB 24MS/s 17fJ/conv. Threshold Configuring SAR ADC with Source Voltage Shifting and Interpolation Technique”

吉岡 健太郎 (慶応大)

10. 16:30-17:00

“A 1.59Gpixel/s Motion Estimation Processor with -211-to-211 Search Range for UHDTV Video Encoder”

Jinjia Zhou (早稲田大)

(ご講演は、いずれも招待講演です)

●主催: IEEE SSCS Japan Chapter

●共催: IEEE SSCS Kansai Chapter

●問い合わせ先: IEEE SSCS Japan Chapter Secretary 香川 景一郎(静岡大)

E-mail: kagawa@idl.rie.shizuoka.ac.jp

●ホームページ <http://www.ieee-jp.org/japancouncil/chapter/SSC-37/ssc.htm>