
「2014 International Solid-State Circuits Conference (ISSCC 2014)」国内報告会

ISSCCは毎年開催される世界最高峰の集積回路分野の学会です。IEEE SSCS Japan/Kansai Chapterでは例年、ISSCC開催後に、日本からの発表の中からいくつかを、講演者の方に日本語で再度ご講演して頂く国内報告会の機会を設けています。(一部英語の講演があります)

今年も「ISSCC 2014」国内報告会を下記の通り行いますので、奮ってご参加ください。参加費無料、参加申込み不要です。

●日時: 2014年5月22日(木) 10:00-17:00 (受付は9:30から)

●場所: 東京理科大学 森戸記念館 第1フォーラム

〒162-0825 東京都新宿区神楽坂4-2-2

<http://www.tus.ac.jp/facility/morito/>

●森戸記念館へのアクセス:

JR 総武線, 地下鉄有楽町線, 東西線, 南北線飯田橋駅下車 徒歩3分

大江戸線飯田橋駅下車 徒歩10分

<http://www.tus.ac.jp/info/access/kagcamp.html>

●プログラム(敬称略)

10:00-10:05 IEEE SSCS Japan Chapter Chair 挨拶 川人祥二 (静岡大)

10:05-10:25 ISSCC 2014 の総括 有本和民 (岡山県立大)

午前の部 座長 川人 祥二 (静岡大)

1. 10:25-10:50 “A 0.33nJ/b IEEE802.15.6/Proprietary-MICS/ISM-Band Transceiver with Scalable Data-Rate from 11kb/s to 4.5Mb/s for Medical Applications”

榊井昇一 ((株)富士通研究所)

2. 10:50-11:15 “High-Capacity Scalable Optical Communication for Future Optical Transport Network”

宮本 裕 (NTT 未来ねっと研究所)

3. 11:15-11:40 “A 0.0066mm² 780μW Fully Synthesizable PLL with a Current-Output DAC and an Interpolative Phase-Coupled Oscillator Using Edge-Injection Technique”

Deng Wei (東京工業大)

お昼休み 11:40-13:00

午後の部 前半 座長 山村 毅 (富士通研究所)

4. 13:00-13:25 “Hybrid Storage of ReRAM/TLC NAND Flash with RAID-5/6 for Cloud Data Centers”

田中丸周平, 山沢裕紀, 徳富司, 寧渉洋, 竹内 健 (中央大)

5. 13:25-13:50 “A 64-QAM 60GHz CMOS Transceiver with 4-Channel Bonding”

河合誠太郎 (東京工業大)

6. 13:50-14:15 “A Fully Integrated Single-Chip 60GHz CMOS Transceiver with Scalable Power Consumption for Proximity Wireless Communication”

三枝茂人 ((株)東芝セミコンダクター&ストレージ社)

7. 14:15-14:40 “A 2.2GS/s 7b 27.4mW Time-Based Folding-Flash ADC with Resistively Averaged Voltage-to-Time Amplifiers”

宮原正也 (東京工業大)

休憩 14:40-14:50

午後の部 後半 座長 鳥居 淳 (株PEZY Computing)

8. 14:50-15:15 “Organic-Transistor-Based 2kV ESD-Tolerant Flexible Wet Sensor Sheet for Biomedical Applications with Wireless Power and Data Transmission Using 13.56MHz Magnetic Resonance”

更田裕司(東京大)

9. 15:15-15:40 “An Electromagnetic Clip Connector for In-Vehicle LAN to Reduce Wire Harness Weight by 30%”

小菅敦丈 (慶応大)

10. 15:40-16:05 “Normally-Off Computing with Crystalline InGaZnO-based FPGA”

青木 健(株半導体エネルギー研究所)

11. 16:05-16:30 “Extremely Low-Power Circuit Design for Wearable Systems”

高宮 真 (東京大)

(ご講演は、いずれも招待講演です)

●主催: IEEE SSCS Japan Chapter

●共催: IEEE SSCS Kansai Chapter

●問い合わせ先: IEEE SSCS Japan Chapter Secretary 香川 景一郎(静岡大)

E-mail: kagawa@idl.rie.shizuoka.ac.jp

●ホームページ <http://www.ieee-jp.org/japancouncil/chapter/SSC-37/ssc.htm>