

NECシステム実装研究所：研究部長

原田 高志

1. 講演題目

GHz帯におけるEMC対策、設計技術

2. 講演概要

デジタル信号処理の高速化に伴い、1GHzを超える周波数帯におけるEMC技術が注目されている。特にこの周波数帯は携帯電話や無線LANなどの無線通信システムが利用されている帯域でもあり、デジタル回路の発生する電磁雑音の無線通信への影響も懸念されている。本講では、GHz帯における電磁雑音の特徴を述べるとともに、新たな実装構造を含む干渉抑制技術を紹介する。

3. 経歴

1983年NEC入社、電波吸収体、電子機器のシールド、電磁ノイズ計測、プリント回路基板のEMCなどの技術の研究開発に従事。

現在、NECシステム実装研究所研究部長 博士（工学）