

ISSCC 2026 国内報告会プログラム

日時：2026年3月17日（火）

場所：神戸大学 六甲台第2キャンパス 工学研究科C3-302（ハイブリッド開催）

<https://www.kobe-u.ac.jp/ja/campus-life/general/access/rokkoro/rokkodai2/>

〒657-8501 兵庫県神戸市灘区六甲台町1-1

参加登録：<https://forms.gle/gFNREZjs83wFhCSU9>

参加費：無料

問い合わせ：ml-ssc-kansaiあっとit1.stin.kobe-u.ac.jp（神戸大学 三木拓司）

開始 Start	終了 End	タイトル Presentation Title	発表者（敬称略） Speaker	所属 Affiliation	司会 Chair
9:30	9:35	Opening	川口 博	神戸大学	三木 拓司 (神戸大学)
9:35	9:45	ISSCC 2026 概要	宮地 幸祐	信州大学	
9:45	10:10	[5.1] A Formation Flight Phased-Array Transceiver for Spatial Power Combining and Distributing Architectures in Direct-to-Device- Communication Satellite Constellations	湯浅 景斗	東京科学大学	
10:10	10:35	[10.1] A 3nm, 400TOPS, 1080k DMIPS SoC with Chiplet Support for ASIL D Automotive Cross-Domain Applications	町田 史郎 (オンライン)	ルネサスエレクトロニクス	
10:35	11:00	[11.6] An 8b 20GS/s Time-Interleaved ADC with 2.6mW 1GS/s Hybrid-Voltage/Time-Domain Sub-ADC in 12nm FinFET	宮崎 大輔	ソニーセミコンダクタソリューションズ	
11:00	11:25	[15.5] A 3nm 0.167fJ/b 5.27Mb/mm2 Configurable TCAM with Macro-Wise Pipelined Search Methods for Automotive Applications	澤田 陽平	ルネサスエレクトロニクス	
11:25	11:50	[19.4] A Digital-Feedback Active-Gate-Driver IC for 600A 1200V SiC MOSFETs Supporting High- and Low-Side Drive with Simultaneous dVds/dt Control and Vds Surge Suppression Enabled by Miller Capacitance Calibration	川井 秀介	東芝	
11:50	12:50	Lunch			
12:50	13:00	ISSCC 2026 技術トレンド：DC	秋田 一平	産業技術総合研究所	新居 浩二 (TSMC)
13:00	13:10	ISSCC 2026 技術トレンド：PM	川井 秀介	東芝	
13:10	13:20	ISSCC 2026 技術トレンド：RF	白根 篤史 (オンライン)	東京科学大学	
13:20	13:30	ISSCC 2026 技術トレンド：TD	三浦 典之	大阪大学	
13:30	13:40	ISSCC 2026 技術トレンド：SEC	菅原 健 (オンライン)	電気通信大学	
13:40	14:05	[15.1] A 2Tb 4b/Cell 6-Plane 3D-Flash Memory with 37.6Gb/mm2 Bit Density and >85MB/s Write Throughput	山下 竜二	Sandisk	
14:05	14:30	[19.5] A Binary-Weighted Switched-Capacitor Gate Driver IC for Overcoming Trade-offs Between Driving Loss and Delay Time with Gate-Current Feedback Achieving 85% Driving Loss Reduction	堀井 康平	東芝	
14:30	14:55	[22.5] A 500kGy Radiation-Hardened 2.4GHz Wi-Fi Receiver for Innovative Nuclear Power Plant Decommissioning	成清 泰斗	東京科学大学	
14:55	15:20	[25.8] A Sub-Threshold All-nMOS Reconfigurable PUF with Secure Configuration Selection for Stable 6-Bits/Cell	Shufan Xu (Online)	Kyoto University	
15:20	15:30	Break			
15:30	15:55	[27.2] A 157fsrms-Jitter, -73dBc-Fractional-Spur, Calibration-Free Cascaded SPLL Employing Robust Feedforward Noise Cancellation and MMD-Based Quantization-Error Cancellation with a 60MHz Reference	Haoming Zhang (Online)	University of Tokyo	矢野 祐二 (TSMC)
15:55	16:20	[27.6] A 9.7GHz Self-Linearized-VCO-Based FMCW Chirp Generator Achieving 1.56GHz/ μ s Slope and 0.57 μ s Duration with 0.094% rms Frequency Error	Daxu Zhang (Online)	Institute of Science Tokyo	
16:20	16:45	[29.5] A Sub-Gram Individual Plant Stress Sensor Tag for Smart Farming	日東 大輝	大阪大学	
16:45	17:10	[32.2] A PVT-Robust Frequency-Scalable Fully Dynamic $\Delta \Sigma$ ADC with Bottom-Plate Level Shift	金子 徹	旭化成エレクトロニクス	
17:10	17:15	Closing	品田 高宏	東北大学	